

FN- DIALOG(R)File 347:JAPIO|

CZ- (c) 2001 JPO & JAPIO. All rts. reserv. |

TI- MANUFACTURING III-V COMPD. SEMICONDUCTOR AND LIGHT-EMITTING ELEMENT

PN- 10-163523 -JP 10163523 A-

PD- June 19, 1998 (19980619)

AU- IECHIKA YASUSHI; TAKADA TOMOYUKI; INUI KATSUMI

PA- SUMITOMO CHEM CO LTD [000209] (A Japanese Company or Corporation), JP  
(Japan)

AN- 08-322911 -JP 96322911-

AN- 08-322911 -JP 96322911-

AD- December 03, 1996 (19961203)

IC- -6- H01L-033/00; H01L-021/205; H01L-021/28

CL- 42.2 (ELECTRONICS -- Solid State Components)

KW- R002 (LASERS); R095 (ELECTRONIC MATERIALS -- Semiconductor Mixed  
Crystals); R116 (ELECTRONIC MATERIALS -- Light Emitting Diodes, LED)

AB- PROBLEM TO BE SOLVED: To provide a method of manufacturing a III-V  
compound semiconductor, having high productivity, improved yield and  
stable characteristic, and a light- emitting element using the same.

SOLUTION: The method of manufacturing a III-V compound semiconductor,  
whereby a first  $\text{Ga}(\text{sub } a)\text{Al}(\text{sub } b)\text{N}$  ( $0 \leq a \leq 1$ ,  $0 \leq b \leq 1$ ,  $a+b=1$ ) III-V  
compound semiconductor layer 3 over 1000 deg.C and then a second  
 $\text{In}(\text{sub } x)\text{Ga}(\text{sub } y)\text{Al}(\text{sub } z)\text{N}$  ( $0 \leq x \leq 1$ ,  $0 \leq y \leq 1$ ,  $0 \leq z \leq 1$ ,  $x+y+z=1$ ) III-V  
compound semiconductor layer 5 below 1000 deg.C are grown comprises,  
prior to growing the second layer 5, which makes a third  $\text{Ga}(\text{sub } v)\text{Al}(\text{sub } w)\text{N}$  ( $0 \leq v \leq 1$ ,  $0 \leq w \leq 1$ ,  $v+w=1$ ) III-V compound semiconductor  
layer 4 below 1000 deg.C grown.



(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開平10-163523

(43) 公開日 平成10年(1998) 6月19日

(51) Int.Cl.<sup>6</sup>

識別記号

F I

H 0 1 L 33/00  
21/205  
21/28

3 0 1

H 0 1 L 33/00 A  
21/205  
21/28 3 0 1 H

審査請求 未請求 請求項の数 6 O L (全 8 頁)

(21) 出願番号

特願平8-322911

(22) 出願日

平成 8 年(1996)12月 3 日

(71) 出願人 000002093

住友化学工業株式会社

大阪府大阪市中央区北浜 4 丁目 5 番33号

(72) 発明者 家近 泰

茨城県つくば市北原 6 住友化学工業株式  
会社内

(72) 発明者 高田 朋幸

茨城県つくば市北原 6 住友化学工業株式  
会社内

(72) 発明者 乾 勝美

茨城県つくば市北原 6 住友化学工業株式  
会社内

(74) 代理人 弁理士 久保山 隆 (外 1 名)

(54) 【発明の名称】 3-5族化合物半導体の製造方法および発光素子

(57) 【要約】

【課題】生産性が高く、歩留まりが向上した、特性の安定な3-5族化合物半導体の製造方法およびこれを用いた発光素子を提供する。

【解決手段】〔1〕一般式  $Ga_a Al_b N$  (式中、 $0 \leq a \leq 1$ 、 $0 \leq b \leq 1$ 、 $a + b = 1$ ) で表される3-5族化合物半導体からなる第1の層を1000℃を超える温度で成長させた後、一般式  $In_x Ga_y Al_z N$  (式中、 $0 < x \leq 1$ 、 $0 \leq y < 1$ 、 $0 \leq z < 1$ 、 $x + y + z = 1$ ) で表される3-5族化合物半導体層からなる第2の層を1000℃以下で成長させる3-5族化合物半導体の成長方法において、第2の層を成長させる前に一般式  $Ga_v Al_w N$  (式中、 $0 \leq v \leq 1$ 、 $0 \leq w \leq 1$ 、 $v + w = 1$ ) で表される3-5族化合物半導体からなる第3の層を1000℃以下の温度で成長させる3-5族化合物半導体の製造方法。

〔2〕前記〔1〕記載の3-5族化合物半導体の製造方法により得られた発光素子。

## 【特許請求の範囲】

【請求項1】一般式 $Ga_aAl_bN$ （式中、 $0 \leq a \leq 1$ 、 $0 \leq b \leq 1$ 、 $a+b=1$ ）で表される3-5族化合物半導体からなる第1の層を1000℃を超える温度で成長させた後、一般式 $In_xGa_yAl_zN$ （式中、 $0 < x \leq 1$ 、 $0 \leq y < 1$ 、 $0 \leq z < 1$ 、 $x+y+z=1$ ）で表される3-5族化合物半導体層からなる第2の層を1000℃以下で成長させる3-5族化合物半導体の成長方法において、第2の層を成長させる前に一般式 $Ga_vAl_wN$ （式中、 $0 \leq v \leq 1$ 、 $0 \leq w \leq 1$ 、 $v+w=1$ ）で表される3-5族化合物半導体からなる第3の層を1000℃以下の温度で成長させることを特徴とする3-5族化合物半導体の製造方法。

【請求項2】第1の層が一般式 $Ga_aAl_bN$ （式中、 $0 \leq a \leq 0.8$ 、 $0 \leq b \leq 0.2$ 、 $a+b=1$ ）で表される3-5族化合物半導体からなることを特徴とする請求項1記載の3-5族化合物半導体の製造方法。

【請求項3】第3の層の膜厚が5Å以上1μm以下であることを特徴とする請求項1または2記載の3-5族化合物半導体の製造方法。

【請求項4】第2の層の膜厚が5Å以上90Å以下であることを特徴とする請求項1、2または3記載の3-5族化合物半導体の製造方法。

【請求項5】第2の層に含まれるSi、Ge、Zn、CdおよびMgの各元素の濃度がいずれも $1 \times 10^{18} \text{ cm}^{-3}$ 以下であることを特徴とする請求項1、2、3または4記載の3-5族化合物半導体の製造方法。

【請求項6】請求項1～5のいずれかに記載の3-5族化合物半導体の製造方法により得られた3-5族化合物半導体を用いたことを特徴とする発光素子。

## 【発明の詳細な説明】

## 【0001】

【発明の属する技術分野】本発明は、3-5族化合物半導体の製造方法および該製造方法により得られた化合物半導体を用いた発光素子に関する。

## 【0002】

【従来の技術】紫外、青色もしくは緑色の発光ダイオードまたは紫外、青色もしくは緑色のレーザダイオード等の発光素子の材料として、一般式 $In_xGa_yAl_zN$ （ただし、 $x+y+z=1$ 、 $0 \leq x \leq 1$ 、 $0 \leq y \leq 1$ 、 $0 \leq z \leq 1$ ）で表される3-5族化合物半導体が知られている。以下、この一般式中の $x$ 、 $y$ および $z$ をそれぞれInN混晶比、GaN混晶比、およびAlN混晶比と記すことがある。該3-5族化合物半導体においては、特にInNを混晶比で10%以上含むものは、InN混晶比に応じて可視領域での発光波長を調整できるため、表示用途に特に重要である。

【0003】該3-5族化合物半導体は、サファイア、GaAs、ZnO等の種々の基板の上に成膜することが試みられているが、格子定数や化学的性質が該化合物半

導体と大きく異なるため、充分高品質の結晶が得られていなかった。このため、該化合物半導体と格子定数、化学的性質がよく似ているGaNの結晶をまず成長し、この上に該化合物半導体を成長することで優れた結晶を得ることが試みられている（特公昭55-3834号公報）。

【0004】ところで、該3-5族化合物半導体のうちInを含むものとInを含まないものものでは、成長条件、熱的安定性に大きな差がある。具体的には、該3-5族化合物半導体のうちInを含まないものは、熱的安定性が比較的高く、1000℃を超える温度で良好な結晶性のものが得られることが知られている。一方、Inを含む該3-5族化合物半導体は、熱的安定性が低く、800℃程度の比較的低い温度で成長することで、良好な結晶性のものが得られる。

【0005】上記のような事情により、従来の方法によると、Inを含まない層を成長した後、一旦成長を中断し、その間基板の温度をInを含む層の成長温度に調整し、温度の調整が完了した後、再びInを含む層の成長を開始することになる。ところが、成長の中断時間が長い場合には発光素子の輝度が低くなるなどの特性の低下する場合もある。さらに、この成長の中断時間が一定でないと、つぎに成長するInを含む層の結晶性が変化するなどのため、結果的には発光素子の特性が安定しなくなる。このような特性の低下を防ぎ、さらに再現性よく安定した特性を実現するためには、上記の成長中断時間はなるべく短いことが好ましく、生産性の高い製造方法が望まれていた。。

【0006】ところで、基板の温度は基板および基板を載置するサセプタと呼ばれる部分の熱放出、成長装置の壁の反射率や透過率などにより大きく依存する。つまり、同じ熱量をサセプタに加えても、サセプタや成長装置の壁の汚れ具合などにより基板の温度が変化する。このように成長装置の状態が変化しても基板の温度を一定に保つ制御は、一般にPID制御と呼ばれる方法で比較的簡便に精度よく行なうことができる。ところが、一定の温度から別の温度への温度を変化させる制御に関しては、PID制御を用いても変化に要する時間は、基板周辺の成長装置の温度、成長装置の汚れ具合などに依存し、充分短い時間内に目的の温度に安定させることは難しい。このように従来の方法では、成長の中断時間を充分短くすることが難しいため、最終的な発光素子において駆動電圧、輝度、寿命、発光波長等の特性で目的の特性が得られない、またはこれらの特性のエビ基板での面内分布が大きくなるなどの場合が生じやすく、歩留まりの低下が避けられなかった。

## 【0007】

【発明が解決しようとする課題】本発明の目的は、生産性が高く、歩留まりが向上した、特性の安定な3-5族化合物半導体の製造方法およびこれを用いた発光素子を

提供することにある。

【課題を解決するための手段】

【0008】本発明者らは、このような状況をみて鋭意検討の結果、1000℃を超える温度でInを含まない層を成長した後、1000℃以下でInを含む層を成長する方法において、該Inを含む層を成長する前に、特定の条件で中間層を成長することで上記のような問題を解決できることを見出し本発明に至った。すなわち、本発明は、〔1〕一般式 $Ga_aAl_bN$ （式中、 $0 \leq a \leq 1$ 、 $0 \leq b \leq 1$ 、 $a + b = 1$ ）で表される3-5族化合物半導体からなる第1の層を1000℃を超える温度で成長させた後、一般式 $In_xGa_yAl_zN$ （式中、 $0 < x \leq 1$ 、 $0 \leq y < 1$ 、 $0 \leq z < 1$ 、 $x + y + z = 1$ ）で表される3-5族化合物半導体層からなる第2の層を1000℃以下で成長させる3-5族化合物半導体の成長方法において、第2の層を成長させる前に一般式 $Ga_vAl_wN$ （式中、 $0 \leq v \leq 1$ 、 $0 \leq w \leq 1$ 、 $v + w = 1$ ）で表される3-5族化合物半導体からなる第3の層を1000℃以下の温度で成長させる3-5族化合物半導体の製造方法に係るものである。また、本発明は、〔2〕前記の〔1〕記載の3-5族化合物半導体の製造方法により得られた3-5族化合物半導体を用いたことを特徴とする発光素子に係るものである。次に、本発明を詳細に説明する。

【0009】

【発明の実施の形態】本発明の3-5族化合物半導体の製造方法は、一般式 $Ga_aAl_bN$ （式中、 $0 \leq a \leq 1$ 、 $0 \leq b \leq 1$ 、 $a + b = 1$ ）で表される3-5族化合物半導体からなる第1の層を1000℃を超える温度で成長させた後、一般式 $In_xGa_yAl_zN$ （式中、 $0 < x \leq 1$ 、 $0 \leq y < 1$ 、 $0 \leq z < 1$ 、 $x + y + z = 1$ ）で表される3-5族化合物半導体層からなる第2の層を1000℃以下で成長させる前に、一般式 $Ga_vAl_wN$ （式中、 $0 \leq v \leq 1$ 、 $0 \leq w \leq 1$ 、 $v + w = 1$ ）で表される3-5族化合物半導体からなる第3の層を1000℃以下の温度で成長させることを特徴とする。

【0010】本発明により得られた3-5族化合物半導体を用いた発光素子の構造の1例を図1に示す。図1に示す例は、基板1の上に、バッファ層2、第1の層であるn型Ga<sub>a</sub>N層3、第3の層4、第2の層からなる発光層5、保護層6、p型層7とをこの順に積層したものである。第1の層であるn型Ga<sub>a</sub>N層3にn電極、p型層7にp電極を設け、順方向に電圧を加えることで電流が注入され、発光層5からの発光が得られる。

【0011】以下、図1により本発明をさらに詳しく説明する。第1の層は、一般式 $Ga_aAl_bN$ （式中、 $0 \leq a \leq 1$ 、 $0 \leq b \leq 1$ 、 $a + b = 1$ ）で表される3-5族化合物半導体からなる。該第1の層は1000℃を超える温度で成長される。該第1の層の具体的な例として

る層である。また、該第1の層は、Inを含む3-5族化合物半導体層、またはInを含まない3-5族化合物半導体層の上に、1000℃を超える温度で成長してもよい。

【0012】第1の層のAlN混晶比が高い場合には、発光素子に用いた場合、駆動電圧が高くなる傾向があるため、AlN混晶比は0.5以下にすることが好ましく、さらに好ましくは0.3以下、特に好ましくは0.2以下である。第1の層に不純物をドーピングしない場合、AlN混晶比または膜厚によっては第1の層の抵抗が大きくなる場合がある。このような場合には、発光素子とした場合に駆動電圧が高くなるので、第1の層は結晶性を低下させない範囲でドーピングすることが好ましい。結晶性を低下させない観点からは、第1の層は、n型にドーピングすることが好ましい。好ましいn型キャリア濃度としては、 $1 \times 10^{16} \text{ cm}^{-3}$ 以上 $1 \times 10^{22} \text{ cm}^{-3}$ 以下が挙げられる。さらに好ましいキャリア濃度の範囲は、 $1 \times 10^{17} \text{ cm}^{-3}$ 以上 $1 \times 10^{21} \text{ cm}^{-3}$ 以下である。キャリア濃度が $1 \times 10^{16} \text{ cm}^{-3}$ より小さい場合、十分な伝導度を得ることができない場合があり、またキャリア濃度が $1 \times 10^{22} \text{ cm}^{-3}$ より大きい場合、第1の層の結晶性が低下する場合がある。

【0013】本発明における第3の層は、一般式 $Ga_vAl_wN$ （式中、 $0 \leq v \leq 1$ 、 $0 \leq w \leq 1$ 、 $v + w = 1$ ）で表される3-5族化合物半導体からなる。第3の層は、第1の層に接しており、1000℃以下の温度で成長させることを特徴とする。第3の層は、1000℃以下で成長される混晶比の異なる複数の層の積層構造であってもよい。第3の層の成長温度が600℃より低い場合、第3の層の結晶性が低下する場合があるので好ましくない。第3の層の好ましい成長温度の範囲は600℃以上、980℃以下であり、さらに好ましくは650℃以上950℃以下である。第3の層の成長温度が上記の範囲内であれば、本発明の効果は良好に現われるが、さらに以下の点に注目して成長温度を目的に応じて適性化することもできる。すなわち、第3の層の結晶性をなるべく良好にしたい場合、またはなるべく大きな成長速度で第3の層を成長したい場合には、成長温度は高い方が好ましい。この場合には、成長温度は、上記の成長温度の範囲内で高くすればよい。一方、第3の層と第2の層の間の成長中断の時間を短くしようとする場合には、第3の層の成長温度は、第2の層の成長温度と同じにすればよい。そのほか、製造装置の特性、全体の成長時間等の点を勘案して第3の層の成長温度を適切に設定することができる。

【0014】第3の層のAlN混晶比が高い場合には、発光素子に用いた場合、駆動電圧が高くなる傾向があるため、AlN混晶比は、0.5以下にすることが好ましく、さらに好ましくは0.3以下、特に好ましくは0.2以下である。第3の層に不純物をドーピングしない場合、AlN混晶比または膜厚によっては第3の層の抵抗が大きくなる場合がある。このような場合には、発光素子とした場合に駆動電圧が高くなるので、第3の層は結晶性を低下させない範囲でドーピングすることが好ましい。結晶性を低下させない観点からは、第3の層は、n型にドーピングすることが好ましい。好ましいn型キャリア濃度としては、 $1 \times 10^{16} \text{ cm}^{-3}$ 以上 $1 \times 10^{22} \text{ cm}^{-3}$ 以下が挙げられる。さらに好ましいキャリア濃度の範囲は、 $1 \times 10^{17} \text{ cm}^{-3}$ 以上 $1 \times 10^{21} \text{ cm}^{-3}$ 以下である。キャリア濃度が $1 \times 10^{16} \text{ cm}^{-3}$ より小さい場合、十分な伝導度を得ることができない場合があり、またキャリア濃度が $1 \times 10^{22} \text{ cm}^{-3}$ より大きい場合、第3の層の結晶性が低下する場合がある。

合、AlN混晶比または膜厚によっては第3の層の抵抗が大きくなる場合がある。このような場合には、発光素子とした場合に駆動電圧が高くなるので、第3の層は、結晶性を低下させない範囲でドーピングすることが好ましい。結晶性を低下させない観点からは、第3の層はn型にドーピングすることが好ましい。好ましいn型キャリア濃度としては、 $1 \times 10^{16} \text{ cm}^{-3}$ 以上 $1 \times 10^{22} \text{ cm}^{-3}$ 以下が挙げられる。さらに好ましい、キャリア濃度の範囲は、 $1 \times 10^{17} \text{ cm}^{-3}$ 以上 $1 \times 10^{21} \text{ cm}^{-3}$ 以下である。キャリア濃度が $1 \times 10^{16} \text{ cm}^{-3}$ より小さい場合、十分な伝導度を得ることができない場合があり、またキャリア濃度が $1 \times 10^{22} \text{ cm}^{-3}$ より大きい場合、第1の層の結晶性が低下する場合がある。

【0015】第3の層の好ましい膜厚の範囲は、5 Å以上 $1 \mu\text{m}$ 以下であり、さらに好ましい範囲は、20 Å以上5000 Å以下である。第3の層が5 Åより薄い場合、本発明の効果が顕著でない。また、 $1 \mu\text{m}$ より厚い場合、成長に時間がかかりすぎ、実用的でない。第3の層は、比較的低い温度で成長するため、成長速度が大きいと結晶性が低下する場合がある。良好な結晶性を確保するために好ましい成長速度の範囲は、1 Å/分以上500 Å/分以下である。第3の層の成長速度が1 Å/分より小さい場合、第3の層の成長に時間がかかりすぎ実用的でない。また、500 Å/分より大きい場合には、良好な結晶性を得ることが難しい。

【0016】次に、第2の層について説明する。第2の層は、発光素子の活性層として有用であるため、以下第2の層を発光層と記すことがある。該3-5族化合物半導体の格子定数は、混晶比により大きく変化する。第3の層と第2の層との間の格子定数に大きな差がある場合、格子不整合による歪みの大きさに応じて第2の層の厚さを小さくすることで、第2の層での欠陥の発生を抑制できる場合があるため好ましい。好ましい第2の層の厚さの範囲は、歪みの大きさに依存する。第2の層として、InN混晶比が10%以上の層を積層する場合、好ましい厚さは、300 Å以下であり、さらに好ましくは90 Å以下である。300 Åより大きい場合、第2の層に欠陥が発生し好ましくない。また、第2の層を発光素子の活性層として用いる場合、第2の層の厚さを小さくすることで、電荷を高密度に発光層に閉じ込めることができるため、発光効率を向上させることができる。このため、格子定数の差が上記の例よりも小さい場合でも、第2の層の厚さは上記の例と同様にすることが好ましい。なお、第2の層を発光素子の活性層として用いる場合、第2の層の膜厚は、5 Å以上であることが好ましく、さらに好ましくは15 Å以上である。第2の層の厚さが5 Åより小さい場合、発光効率が充分でなくなる。

【0017】第2の層がAlを含む場合、O等の不純物を取り込みやすく、発光効率が下がることがある。このような場合には、第2の層としては、Alを含まない

般式 $\text{In}_x\text{Ga}_y\text{N}$ （ただし、 $x+y=1$ 、 $0 < x \leq 1$ 、 $0 \leq y < 1$ ）で表されるものを利用することができる。

【0018】本発明によらない場合、第2の層は、第1の層の上に直接成長することになる。その場合、第2の層が薄くなるにつれて第1の層と第2の層の界面の影響が相対的に大きく現われるため、成長温度を変える際の成長中断の影響もより強く現われる。言い換えれば、第2の層が薄いほど、最終的な素子の特性の低下、歩留まりの低下が顕著になる。この点で、本発明は、前記のような非常に膜厚の小さな第2の層を用いる場合に効果が大きい。

【0019】発光層は、1層であってもよいが、複数であってもよい。このような構造の例としては、n層の発光層と、 $(n+1)$ 層の発光層よりもバンドギャップの大きな層とが、交互に積層してなる $(2n+1)$ 層の積層構造が挙げられる。ここでnは正の整数であり、1以上50以下であることが好ましく、さらに好ましくは1以上30以下である。nが50以上の場合には、発光効率が下がり、成長に時間がかかる場合があるのであまり好ましくない。このような複数の発光層を有する構造は、強い光出力が必要な半導体レーザーを作製する場合に特に有用である。

【0020】発光層に不純物をドーピングすることで、発光層のバンドギャップとは異なる波長で発光させることができる。これは、不純物からの発光であるため、不純物発光と呼ばれる。不純物発光の場合、発光波長は、発光層の3族元素の組成と不純物元素により決まる。この場合、発光層のInN混晶比は、5%以上が好ましい。InN混晶比が5%より小さい場合、発光する光は、ほとんど紫外線であり、十分な明るさを感じることができない。InN混晶比を増やすにつれて発光波長が長くなり、発光波長を紫から青、緑へと調整できる。

【0021】不純物発光に適した不純物としては、2族元素が好ましい。2族元素のなかでは、Mg、Zn、Cdをドーピングした場合、発光効率が高いので好適である。特にZnが好ましい。これらの元素の濃度は、いずれも $10^{18} \sim 10^{22} \text{ cm}^{-3}$ が好ましい。発光層にはこれらの2族元素とともにSiまたはGeを同時にドーピングしてもよい。Si、Geの好ましい濃度範囲は、 $10^{18} \sim 10^{22} \text{ cm}^{-3}$ である。

【0022】不純物発光の場合、一般に発光スペクトルがブロードになり、また注入電荷量が増すにつれて発光スペクトルがシフトする場合がある。このため、高い色純度が要求される場合や狭い波長範囲に発光パワーを集中させることが必要な場合、バンド端発光を利用する方が有利である。バンド端発光による発光素子を実現するためには、発光層に含まれる不純物の量を低く抑えなければならない。具体的には、Si、Ge、Mg、CdおよびZnの各元素について、濃度が $10^{18} \text{ cm}^{-3}$ 以下が好ま

10

20

30

40

50



インジウム  $[(C_2H_5)_3In]$  等の一般式  $R_1R_2R_3In$  (ここで、 $R_1$ 、 $R_2$ 、 $R_3$  は前記の定義と同じである。) で表されるトリアルキルインジウム等が挙げられる。これらは単独または混合して用いられる。

【0031】次に、5族原料としては、アンモニア、ヒドラジン、メチルヒドラジン、1、1-ジメチルヒドラジン、1、2-ジメチルヒドラジン、 $t$ -ブチルアミン、エチレンジアミンなどが挙げられる。これらは単独または混合して用いられる。これらの原料のうち、アンモニアとヒドラジンは、分子中に炭素原子を含まないため、半導体中への炭素の汚染が少なく好適である。

【0032】該3-5族化合物半導体のp型ドーパントとして、2族元素が重要である。具体的には、Mg、Zn、Cd、Hg、Beが挙げられるが、このなかでは低抵抗のp型のものづくりやすいMgが好ましい。Mgドーパントの原料としては、ビスシクロペンタジエニルマグネシウム、ビスメチルシクロペンタジエニルマグネシウム、ビスエチルシクロペンタジエニルマグネシウム、ビス- $n$ -プロピルシクロペンタジエニルマグネシウム、ビス- $i$ -プロピルシクロペンタジエニルマグネシウム等の一般式  $(RC_3H_4)_2Mg$  (ただし、R は、水素または炭素数1以上4以下の低級アルキル基を示す。) で表される有機金属化合物が適当な蒸気圧を有するために好適である。

【0033】該3-5族化合物半導体のn型ドーパントとして、4族元素と6族元素が重要である。具体的にはSi、Ge、Oが挙げられるが、この中では低抵抗のn型がつくりやすく、原料純度の高いものが得られるSiが好ましい。Siドーパントの原料としては、シラン  $(SiH_4)$ 、ジシラン  $(Si_2H_6)$ 、モノメチルシラン  $(CH_3SiH_3)$  などが好適である。

【0034】該3-5族化合物半導体の製造に用いることができるMOVPE法による成長装置としては、通常の単枚取りまたは複数枚取りのものが挙げられる。複数枚取りのものでは、ウェファ面内でのエピタキシャル膜の均一性を確保するためには、減圧で成長することが好ましい。複数枚取り装置での好ましい成長圧力の範囲は、0.001気圧以上0.8気圧以下である。

【0035】キャリアガスとしては、水素、窒素、アルゴン、ヘリウム等のガスを単独または混合して用いることができる。ただし、水素をキャリアガス中に含む場合、高いInN混晶比の該化合物半導体を成長すると十分な結晶性が得られない場合がある。この場合、キャリアガス中の水素分圧を低くする必要がある。キャリアガス中の水素の好ましい分圧は、0.1気圧以下である。

【0036】これらのキャリアガスのなかでは、動粘係数が大きく対流を起こしにくいという点で水素とヘリウムが挙げられる。ただし、ヘリウムは他のガスに比べて高価であり、また水素を用いた場合、前述のように該化合物半導体の結晶性がよくない。窒素、およびアルゴン

は比較的安価であるため、大量にキャリアガスを使用する場合には好適に用いることができる。

【0037】

【実施例】以下、本発明を実施例に基づいてさらに詳細に説明するが、本発明はこれらに限定されるものではない。

#### 実施例1

MOVPE法により図4に示す構造の3-5族化合物半導体を作製した。基板1として、サファイアC面を鏡面研磨したものを有機洗浄して用いた。成長方法については、低温成長バッファ層として、GaNを用いる2段階成長法を用いた。550℃で厚さが約300ÅのGaNバッファ層2、1100℃で厚さが約3μmのSiをドーブしたn型GaN層11、第1の層である1500ÅのノンドープGaN層10を水素をキャリアガスとして成長した。

【0038】次に、基板温度を750℃、キャリアガスを窒素とし、キャリアガス、TEG、窒素で1ppmに希釈したシランおよびアンモニアをそれぞれ4slm、0.04sccm、5sccm、4slm供給して、第3の層であるSiをドーブしたGaN層4を300Å成長した。さらに同じ温度にてTEG、TMI、およびアンモニアをそれぞれ0.04sccm、0.24sccm、4slm供給して第2の層であるノンドープのIn<sub>0.3</sub>Ga<sub>0.7</sub>N層5を70秒、TEG、TEA、アンモニアによりノンドープのGa<sub>0.5</sub>Al<sub>0.5</sub>Nの保護層6を10分成長した。ただし、slmおよびsccmとは気体の流量の単位であり、1slmは1分当たり、標準状態で1リットルの体積を占める重量の気体が流れていることを示し、1000sccmは1slmに相当する。なお、この層9と層4の膜厚に関しては、同一の条件でより長い時間成長した層の厚さから求めた成長速度がそれぞれ43Å/分、30Å/分であるので、上記成長時間から求められる膜厚は、それぞれ50Å、300Åと計算できる。

【0039】保護層6を成長後、基板の温度を1100℃とし、MgをドーブしたGaNからなるp型層7を5000Å成長した。こうして作製した試料を1気圧の窒素中800℃、20分の熱処理を行ない、Mgドーブ層を低抵抗にした。このようにして得られた試料を常法に従い、電極を形成し、LEDとした。p電極としてNi-Au合金、n電極としてAlを用いた。このLEDに順方向に20mAの電流を流したところ、ほとんどのLEDが明瞭な青色発光を示した。電圧を加えても発光しない不良品は、全体の12%であった。不良品を除いたLEDについて20mAでの駆動電圧を検査したところ、平均値が3.7Vで、全体の95%が4.0V以下であった。

#### 【0040】実施例2

実施例1と同様にして、LEDの作製および評価を8回



行なった。1回毎のエピ基板の作製、評価においての不良品率は9～13%であり、不良品を除いたLEDについての駆動電圧の平均値は、3.6～3.8Vであり、4.0V以下の駆動電圧であったLEDの割合は、93～96%であった。

#### 【0041】比較例1

第3の層であるGa<sub>0.85</sub>Al<sub>0.15</sub>N層4を成長しないことを除いては、実施例1と同様にして、LEDを作製し、評価したところ、不良品率は15%であり、不良品を除いたLEDについての駆動電圧の平均値は3.8Vであり、4.0V以下の駆動電圧のLEDの割合は、35%であった。また、輝度の平均値は、実施例1に比べて約1割低下した。

#### 【0042】比較例2

比較例1と同様にして、LEDの作製および評価を8回行なった。1回毎のエピタキシャル基板の作製、評価においての不良品率は、12～20%であり、不良品を除いたLEDについての駆動電圧の平均値は、3.7～4.5Vであり、4.0V以下の駆動電圧であったLEDの割合は、20～45%であった。

#### 【0043】実施例3

第1の層がノンドープのGa<sub>0.85</sub>Al<sub>0.15</sub>Nであることを除いては、実施例1と同様にして、LEDの作製および評価を行なった。不良品率は、11%であり、不良品を除いたLEDについての駆動電圧の平均値は、3.6Vであり、4.0V以下の駆動電圧であったLEDの割合は、93%であった。

#### 【0044】実施例4

第3の層がSiをドープしたGa<sub>0.85</sub>Al<sub>0.15</sub>Nであることを除いては、実施例1と同様にして、LEDの作製および評価を行なった。不良品率は、12%であり、不良品を除いたLEDについての駆動電圧の平均値は、3.7Vであり、4.0V以下の駆動電圧であったLEDの割合は91%であった。

#### 【0045】実施例5

第3の層が膜厚1000ÅのSiをドープしたGa<sub>0.85</sub>Al<sub>0.15</sub>Nであることを除いては、実施例1と同様にして、LEDの作製および評価を行なった。不良品率は、12%であり、不良品を除いたLEDについての駆動電圧の平均値

は、3.6Vであり、4.0V以下の駆動電圧であったLEDの割合は、94%であった。

#### 【0046】実施例6

実施例1と同様にして、サファイア基板上に厚さが約300ÅのGa<sub>0.85</sub>Nバッファ層、厚さが約3μmの第1の層であるノンドープGa<sub>0.85</sub>N層を成長した。さらにキャリアガスがArであることを除いては実施例1と同様にして第3の層である300ÅのGa<sub>0.85</sub>N層、第2の層である50ÅのIn<sub>0.85</sub>Ga<sub>0.15</sub>N層、保護層である300ÅのGa<sub>0.85</sub>Al<sub>0.15</sub>N層を成長した。こうして得られた量子井戸構造のフォトルミネッセンススペクトルを測定したところ、量子井戸からの明瞭な青色発光が観測され、高品質の量子井戸が作製できていることが確認できた。

#### 【0047】

【発明の効果】本発明の3-5族化合物半導体の製造方法により、生産性が高く、歩留まりが向上した、特性の優れた発光素子の作製が再現性よく可能となり、工業的価値が大きい。

#### 【図面の簡単な説明】

20 【図1】本発明の3-5族化合物半導体の1例を示す断面図。

【図2】本発明の3-5族化合物半導体の1例を示す断面図。

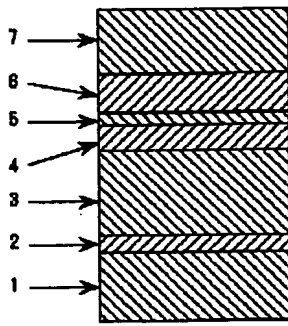
【図3】本発明の3-5族化合物半導体の1例を示す断面図。

【図4】実施例1で作製した本発明の3-5族化合物半導体を示す断面図。

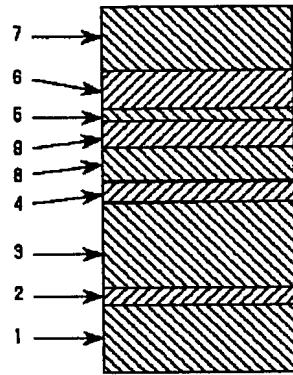
#### 【符号の説明】

- 1... 基板
- 2... バッファ層
- 3... 第1の層であるn型Ga<sub>0.85</sub>N層
- 4... 第3の層であるGa<sub>0.85</sub>Al<sub>0.15</sub>N層
- 5... 第2の層であるIn<sub>0.85</sub>Ga<sub>0.15</sub>N発光層
- 6... 保護層
- 7... p型層
- 8... n型In<sub>0.85</sub>Ga<sub>0.15</sub>N層
- 9... n型Ga<sub>0.85</sub>Al<sub>0.15</sub>N層
- 10... 第1の層であるノンドープGa<sub>0.85</sub>N層
- 11... Siをドープしたn型Ga<sub>0.85</sub>N層11

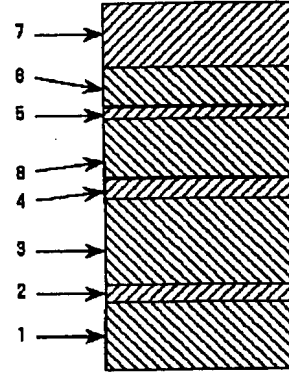
【図1】



【図2】



【図3】



【図4】

